

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 2 月 10 日 (10.02.2005)

PCT

(10) 国際公開番号
WO 2005/011990 A1

- (51) 国際特許分類⁷: B41J 29/38, G06F 1/32, 3/12
- (21) 国際出願番号: PCT/JP2003/009854
- (22) 国際出願日: 2003 年 8 月 4 日 (04.08.2003)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人 (米国を除く全ての指定国について): シャープ株式会社 (SHARP KABUSHIKI KAISHA) [JP/JP]; 〒545-8522 大阪府 大阪市 阿倍野区長池町 2 番 2 号 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 森元 賢一 (MORIMOTO, Kenichi) [JP/JP]; 〒619-0232 京都府 相楽郡

精華町桜ヶ丘 1 丁目 8 番 1 6 号 Kyoto (JP). 西本 吉男 (NISHIMOTO, Yoshio) [JP/JP]; 〒619-0225 京都府 相楽郡 木津町木津川台 6 丁目 2 番 2 号 1 2-4 0 2 号室 Kyoto (JP). 岩林 一也 (IWABAYASHI, Kazuya) [JP/JP]; 〒632-0004 奈良県 天理市 樺本町 4 1 3 番地 2 4 号 Nara (JP). 米谷 善文 (MAITANI, Yoshifumi) [JP/JP]; 〒630-8013 奈良県 奈良市 三条大路 5 丁目 6 番 8-2 0 1 号室 Nara (JP). 永野 雄介 (NAGANO, Yuh-suke) [JP/JP]; 〒639-1042 奈良県 大和郡山市 小泉町 3 0 8 番地 1-1 0 2 号室 Nara (JP).

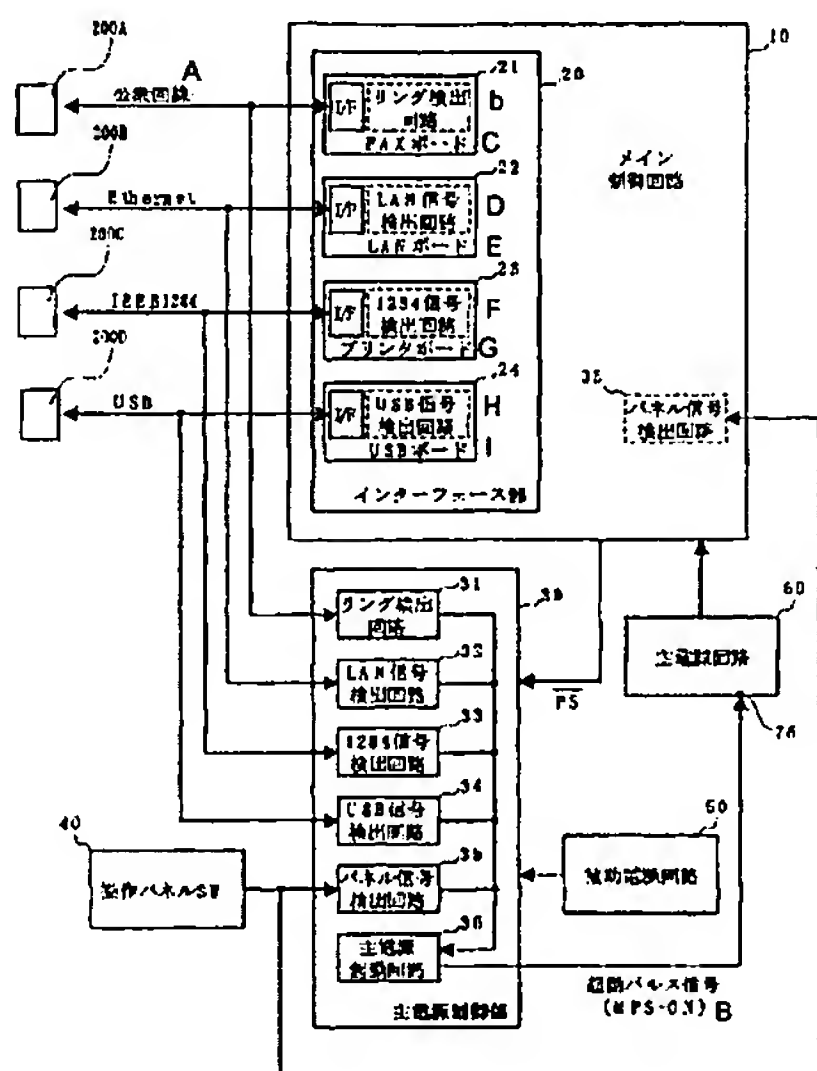
(74) 代理人: 小森 久夫, 外 (KOMORI, Hisao et al.); 〒540-0011 大阪府 大阪市 中央区農人橋 1 丁目 4 番 3 4 号 Osaka (JP).

(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK,

[続葉有]

(54) Title: POWER SOURCE DEVICE AND COMMUNICATION SYSTEM

(54) 発明の名称: 電源装置および通信システム



- A...PUBLIC LINE
20...INTERFACE SECTION
b...RING DETECTION CIRCUIT
C...FAX BOARD
D...LAN SIGNAL DETECTION CIRCUIT
E...LAN BOARD
F...1284 SIGNAL DETECTION CIRCUIT
G...PRINTER BOARD
H...USB SIGNAL DETECTION CIRCUIT
I...USB BOARD
10...MAIN CONTROL CIRCUIT
35...PANEL SIGNAL DETECTION CIRCUIT
30...MAIN POWER SOURCE CONTROL SECTION
- 31...RING DETECTION CIRCUIT
32...LAN SIGNAL DETECTION CIRCUIT
33...1284 SIGNAL DETECTION CIRCUIT
34...USB SIGNAL DETECTION CIRCUIT
35...PANEL SIGNAL DETECTION CIRCUIT
36...MAIN POWER SOURCE START CIRCUIT
40...OPERATION PANEL SW
60...MAIN POWER SOURCE CIRCUIT
50...AUXILIARY POWER SOURCE CIRCUIT
B...START PULSE SIGNAL (MPS-ON)

(57) Abstract: A power source device for supplying power to a main device and a communication system including a main device on which the power source device is mounted and an external device connected to the main device. Power consumption in the power saving operation state is minimized while maintaining a state returnable to a normal operation state when required. In the power saving operation state, a main power source circuit (60) is stopped and only an auxiliary power source circuit (50) is operated. When detecting an external signal, the auxiliary power source circuit (50) supplies power only to a ring detection circuit (31) having the minimum function for detecting a signal from outside, a LAN signal detection circuit (32), a 1284 signal detection circuit (33), a USB signal detection circuit (34), and a panel signal detection circuit (35) instead of supplying power to the entire interface section (20).

(57) 要約: 主装置に電源を供給する電源装置、およびこの電源装置が搭載される主装置とこの主装置に接続される外部機器とを含む通信システムである。必要に応じて通常動作状態に復帰可能な態勢を整えつつ、省電力動作状態における消費電力を必要最低限に抑えることを主な目的とする。省電力動作状態では、主電源回路 (60) を停止して、補助電源回路 (50) のみを動作させる。外部からの信号を検出するにあたって、補助電源回路 (50) は、インタフェース部 (20) の全体に電力を供給するのではなく、外部からの信号を検出するための最低限の機能を有するリング検出回路 (31)、LAN 信号検出回路 (32)、1284 信号検出回路 (33)、USB 信号検出回路 (34)、および

パネル信号検出回路 (35) にのみ電力を供給する。

WO 2005/011990 A1



DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB,

2 文字コード及び他の略語については、定期発行される各 *PCT* ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。